

LICEO POLITECNICO PROFESOR MANUEL SALOME TAVERAS

MATRIZ DE PLANIFICACION SEMANAL, AÑO ESCOLAR 2017-2018

MODULO 8: Circuitos Lógicos

UNIDAD DIDACTICA: 8.1 Compuertas lógicas

COMPETENCIA DE PERFIL: Construye circuitos basados en la electrónica digital (45 HORAS)

DOCENTE: ALEJANDRO GARCIA GOMEZ

RESULTADO DE APRENDIZAJES	FECHA	ELEMENTOS DE CAPACIDAD	NIVEL	ACTIVIDADES DE E/A	ACTIVIDADES DE EVALUACION	
8.1 Programar las operaciones con los sistemas de numeración para la comprensión del funcionamiento de los sistemas digitales, aplicando las reglas de conversión.  (Nivel 3) Aplicación	Semana 1 a semana 2	21 agosto al 31	8.1) Describir circuitos lógicos y sus componentes de forma correcta, para adquirir conocimiento de la forma correcta. 8.2) Describir electrónica para adquirir conocimiento según el funcionamiento y utilización de forma correcta. 8.3) Identificar los elementos básicos de Electrónica Analógica, para adquirir conocimiento, según los procedimientos y normas establecidas. 8.4) Identificar los elementos básicos de Electrónica digital, para adquirir conocimiento, según los procedimientos y normas establecidas.	Conocimiento  Conocimiento  Comprensión  Comprensión	<b>Maestro:</b> 1) <b>Ambientar el Aula a) Reflexión diaria</b> 2) <b>b) Oración diaria</b> 3) <b>c) Pasar Lista</b> 4) <b>Recuentar la clase anterior</b> 5) <b>Presentar nuevo asignatura</b> 6) <b>Recolección de saberes previos</b> 7) <b>Importanzar del tema</b> 8) <b>Desarrollo del tema los sistemas de partiendo de lo particular a lo general.</b> 9) <b>Socializar con los Alumnos de su experiencia en el tema</b> 10) <b>Preguntar y respuestas</b> 11) <b>Levantar normas de convivencias.</b> 12) <b>Importanzar del Modulo</b>	Durante todo el proceso Lista de cotejo Exposición Dominio Tema Desempeño Recurso Presentación Dicción  Cuaderno anecdótico Investigacion y Trabajo  Calidad Contenido Recursos Fuentes
	Semana 3	4 septiembre al 9	8.5) Enumerar los principales sistemas de numeración y sus características para adquirir conocimiento, según los procedimientos y normas establecidas.  8.6) Describir sistemas de numeración y sus características, para adquirir conocimiento, según los procedimientos y normas establecidas.	Comprensión  Conocimiento	<b>Alumnos:</b> 1) Indagan/ Investigan /socializan sobre el diseño gráfico. 2) Ven videos para mostrar los diferentes tipos de sistema numeración. 5) Trabajan colaborando con demás Alumnos/ en página politécnico.weeble.com	Exámenes Observaciones Actitud

RESULTADO DE APRENDIZAJES	FECHA	ELEMENTOS DE CAPACIDAD	NIVEL	ACTIVIDADES DE E/A	ACTIVIDADES DE EVALUACION
Continuación del resultado de aprendizajes 8.1	Semana 4 11 de septiembre	8.7) Describir el sistema de numeración binario y sus características, para adquirir conocimiento, según los procedimientos y normas establecida.	Conocimiento	<b>Maestro:</b> 1.Ambientar aula 2.Reflexión diaria 3.Oración diaria 4.Pasar Lista 5.Recuentar clase anterior a cago de 3 estudiantes. 6.Presentar nuevo tema 7.Recolectar de saberes previos 8.Importanzarían del tema los sistema de numeración 9. Desarrollar el tema partiendo de lo particular a lo general. Socializar con los Alumnos de su experiencia en el tema 10.Preguntar y dar respuesta. 11. Recordar siguiente clase. <b>Alumnos:</b> 1) Indagan/ Investigan /socializan sobre los sistema binarios 2) Ven videos para mostrar los diferentes tipos sistemas numeración. 5)Trabajan colaborando con demás Alumnos/en página politécnico.weeble.com	Durante todo el proceso Lista de cotejo Exposición Dominio Tema Desempeño Recurso Presentación Dicción Cuaderno anecdótico Investigacion y Trabajo Calidad Contenido Recursos Fuentes Exámenes Observaciones Actitud
		8.8) Describir sistemas de numeración decimal y sus características, para adquirir conocimiento, según los procedimientos y normas establecidas.	Conocimiento		
		8.9) Describir sistemas de numeración octal y sus características, para adquirir conocimiento, según los procedimientos y normas establecidas.	Conocimiento		
		8.10) Describir sistemas de numeración hexadecimal y sus características, para adquirir conocimiento, según los procedimientos y normas establecidas.	Conocimiento		
		8.12) Realizar conversiones de binario a octal y viceversa para un mejor dominio del tema, según normas de conversiones establecida.	Aplicación		
		8.13) Practicar conversiones de binario a hexadecimal y viceversa para un mejor dominio del tema, según normas de conversiones establecida.	Aplicación		
		8.14) Programar conversiones de	Aplicación		

		hexadecimal a binario y viceversa para un mejor dominio del tema, según normas de conversiones establecida.	Aplicación		
		8.15) Desarrollar conversiones de hexadecimal a decimal y viceversa para un mejor dominio del tema, según normas de conversiones establecida.	Aplicación		
		8.16) Analizar conversiones de hexadecimal a binario y viceversa para un mejor manejo, según normas de conversiones establecida.	Análisis		
		8.17) Analizar las condiciones de cada estudiante del curso para determinar el grado de dificultad que presentará en su formación técnica y aprendizajes de forma correcta.	Actitudinal - Análisis		

RESULTADO DE APRENDIZAJES	FECHA	ELEMENTOS DE CAPACIDAD	NIVEL	ACTIVIDADES DE E/A	ACTIVIDADES DE EVALUACION
8.2 Construir operaciones con los distintos códigos y compuertas lógicas para el manejo de sistemas digitales, tomando en Cuenta el entorno.  (Nivel 3) Aplicación	Semana 5 Del 1 de septiembre 15 del 2017	8.2.1 Describir Compuertas Lógicas, características y enunciado para adquirir conocimientos de la forma correcta. 8.2.2 Identificar las distintas compuertas lógicas para adquirir conocimientos de la forma correcta. OR, AND, NOT, NOR, AND Y XORD. 8.2.3 Identificar los conceptos de las compuertas lógicas (tabla, simbología y aplicación) siguiendo normativas para adquirir conocimientos. 8.2.4 Manipular compuertas lógicas, según especificaciones técnicas. 8.2.5 Describir algebra booleana, asumiendo especificaciones técnicas.  8.2.6 Reconocer distintamente los teoremas de la algebra booleana, siguiendo parámetros establecidos. 8.2.7 Explicar las propiedades de la algebra booleana, utilizada para los sistemas digitales. 8.2.8 Describir código BCD, código Gray y código Exceso (3) para adquirir conocimientos siguiendo parámetros establecidos.	Conocimiento  Comprensión  Conocimiento Comprensión Comprensión  Conocimiento  Conocimiento  Conocimiento	<b>Maestro:</b> <b>1.Ambientar el Aula</b> <b>2.Reflexar diaria</b> <b>3.Oración diaria</b> <b>4.Pase de Lista</b> <b>5. Recuento de clase anterior a cago de 3 estudiantes.</b> <b>6.Presentar nuevo tema</b> <b>7.Recolectar saberes previos</b> <b>8. Importantizar el tema las compuertas lógicas.</b> <b>9. Desarrollar el tema las compuertas lógicas partiendo de lo particular a lo general.</b> <b>10.Socializar con los Alumnos de su experiencia en el tema</b> <b>11.Preguntar y dar respuestas</b> <b>12. Recordar siguiente Clase.</b> <b>Alumnos:</b> 1) Indagan/ Investigan /socializan sobre los sistema binarios 2) Ven videos para mostrar los diferentes tipos compuertas lógicas. 5)Trabajan colaborando con demás Alumnos/en página politécnico.weebly.com	Durante todo el proceso Lista de cotejo Exposición Dominio Tema Desempeño Recurso Presentación Dicción  Cuaderno anecdótico Investigacion y Trabajo Calidad Contenido Recursos Fuentes  Exámenes Observaciones Actitud

LICEO POLITECNICO PROFESOR MANUEL SALOME TAVERAS

MATRIZ DE PLANIFICACION SEMANAL, AÑO ESCOLAR 2017-2018

MODULO 8: Circuitos Lógicos

UNIDAD DIDACTICA: 8.1 Compuertas lógicas

COMPETENCIA DE PERFIL: Construye circuitos basados en la electrónica digital (45 HORAS)

DOCENTE: ALEJANDRO GARCIA GOMEZ

RESULTADO DE APRENDIZAJES	FECHA	ELEMENTOS DE CAPACIDAD	NIVEL	ACTIVIDADES DE E/A	ACTIVIDADES DE EVALUACION
8.2 Construir operaciones con los distintos códigos y compuertas lógicas para el manejo de sistemas digitales, tomando en cuenta el entorno.  (Nivel 3) Aplicación	Semana 6 y semana 7	8.2.9 Describir mapa de karnaugh de forma correcta según especificaciones técnicas. 8.2.10 Construir práctica en el manejo de la herramienta de simplificación: 8.2.11 Manipular mapa karnaugh 2 variables de forma correcta según especificaciones técnicas. 8.2.12 Manipular mapa karnaugh 3 variables de forma correcta según especificaciones técnicas. 8.2.13 Manipular mapa de karnaugh 4 variables de forma correcta según especificaciones técnicas. 8.2.14 Manipular mapa karnaugh 5 variables de forma correcta según especificaciones técnicas.	Conocimiento  Aplicación  Aplicación  Aplicación  Aplicación  Aplicación	<b>Maestro:</b> <b>1. Ambientar el Aula</b> <b>2. Reflexionar en el diario vivir</b> <b>3. Oración diaria</b> <b>4. Pasar Lista</b> <b>5. Recuentar clase anterior a cargo de 3 estudiantes.</b> <b>6. Presentar nuevo tema</b> <b>7. Recolección de saberes previos</b> <b>8. Importantizarían del tema las compuertas lógicas.</b> <b>9. Desarrollar tema las mapas de karugh partiendo de lo particular a lo general.</b> <b>10.Socializar con los Alumnos de su experiencia en el tema</b> <b>11.Preguntar y responder</b> <b>Alumnos:</b> 1) Indagan/ Investigan /socializan sobre los sistema binario. 2)Trabajan colaborando con demás Alumnos/en página politécnico.weebly.com	Durante todo el proceso Lista de cotejo Exposición Dominio Tema Desempeño Recurso Presentación Dicción  Cuaderno anecdótico Investigacion y Trabajo  Calidad Contenido Recursos Fuentes  Exámenes Observaciones Actitud

RESULTADO DE APRENDIZAJES	FECHA	ELEMENTOS DE CAPACIDAD	NIVEL	ACTIVIDADES DE E/A	ACTIVIDADES DE EVALUACION
8.3 Realizar la construcción de sistemas digitales utilizando lógica (circuitos) combinacionales, teniendo en cuenta las especificaciones en el diseño.  (Nivel 3) Aplicación	Semana 8 y semana 9	8.3.1 Explicar el concepto y la importancia de las Familias lógicas. 8.3.1 Describir características de la familia lógica de transistor a transistor (TTL). 8.3.1 Describir características de la familia semiconductor de metal óxido (CMOS). 8.3.3 <b>En un supuesto práctico de diseños digitales:</b> <ul style="list-style-type: none"> <li>• Construir circuitos con compuertas lógicas de forma correcta.</li> <li>• Realizar combinación con compuertas lógicas de forma correcta.</li> <li>• Construir sumadores para ser utilizado en sistemas digitales de forma correcta.</li> <li>• Construir restadores de forma correcta para adquirir conocimientos.</li> <li>• Construir multiplexores de forma correcta para adquirir conocimientos.</li> <li>• Construir demultiplexores de forma correcta para adquirir conocimientos.</li> </ul> 8.3.4 Valorar los juicios emitidos por sus compañeros.	Comprensión  Conocimiento  Conocimiento  Aplicación	<b>Maestro:</b> 1. Ambientar el Aula 2. Reflexión diaria 3. Oración diaria 4. Pasar Lista 5. Recuentar clase anterior a cargo de 3 estudiantes. 6. Presentar nuevo tema 7. Recolectar saberes previos 8. Importantizar el tema las compuertas lógicas. 9. Desarrollar el tema las compuertas lógicas partiendo de lo particular a lo general. 10. Socializar con los Alumnos de su experiencia en el tema 11. Preguntar y dar respuestas 12. Presentar siguiente clase <b>Alumnos:</b> 1) Indagan/ Investigan /socializan sobre los sistema binarios 2) Ven videos para mostrar los diferentes tipos compuertas lógicas. 5) Trabajan colaborando con demás Alumnos/en página politécnico.weebly.com	Durante todo el proceso Lista de cotejo Exposición Dominio Tema Desempeño Recurso Presentación Dicción  Cuaderno anecdótico Investigación y Trabajo  Calidad Contenido Recursos Fuentes  Exámenes Observaciones Actitud

LICEO POLITECNICO PROFESOR MANUEL SALOME TAVERAS

MATRIZ DE PLANIFICACION SEMANAL, AÑO ESCOLAR 2017-2018

MODULO 8: Circuitos Lógicos

UNIDAD DIDACTICA: 8.1 Compuertas lógicas

COMPETENCIA DE PERFIL: Construye circuitos basados en la electrónica digital (45 HORAS)

DOCENTE: ALEJANDRO GARCIA GOMEZ

RESULTADO DE APRENDIZAJES	FECHA	ELEMENTOS DE CAPACIDAD	NIVEL	ACTIVIDADES DE E/A	ACTIVIDADES DE EVALUACION
Continuación de Resultado de Aprendizaje 8.2.3	Semana 10	8.3.5 Trabajar de manera individual y en grupo. 8.3.6 Mantener limpio el lugar de trabajo.  8.3.7 Estime más tiempos dedicado al análisis de caso reflexivo de la vida diaria para que de esta forma logren una mejor convivencia en familia y el aula. 8.3.8 Desarrollar valores familiares y morales en el estudiante mediante los caso que se apliquen y se discutan en al aula	Aplicación  Actitudinal  Actitudinal  Actitudinal/ comprensión social	<p><b>Maestro:</b></p> <p><b>1.Ambientar el Aula</b>  <b>2.Reflexión diaria</b>  <b>3.Oración diaria</b>  <b>4.Pasar Lista</b>  <b>5. Recuentar clase anterior a cago de 3 estudiantes.</b>  <b>6.Presentar nuevo tema</b>  <b>7.Recolectar saberes previos</b>  <b>8. Importantizar el tema las compuertas lógicas.</b>  <b>9. Desarrollar el tema las compuertas lógicas partiendo de lo particular a lo general.</b>  <b>10.Socializar con los Alumnos de su experiencia en el tema</b>  <b>11.Preguntar y dar respuestas</b>  <b>12. Presentar siguiente clase</b></p> <p><b>Alumnos:</b></p> <p>1) Indagan/ Investigan /socializan sobre los sistema binarios                      2) Ven videos para mostrar los diferentes tipos compuertas lógicas.                      5)Trabajan colaborando con demás Alumnos/en página politécnico.weebly.com</p>	Durante todo el proceso Lista de cotejo Exposición Dominio Tema Desempeño Recurso Presentación Dicción  Cuaderno anecdótico Investigación y Trabajo Calidad Contenido Recursos Fuentes  Exámenes Observaciones Actitud

**LICEO POLITECNICO PROFESOR MANUEL SALOME TAVERAS**  
**MATRIZ DE PLANIFICACION SEMANAL, AÑO ESCOLAR 2017-2018**  
**MODULO 8: Circuitos Lógicos**  
**UNIDAD DIDACTICA: 8.1 Compuertas lógicas**  
**COMPETENCIA DE PERFIL: Construye circuitos basados en la electrónica digital (45 HORAS)**

**DOCENTE: ALEJANDRO GARCIA GOMEZ**

@Garcia - Confidencial